



孕龍科技股份有限公司
Zeroplus Technology Co., Ltd.

SPECIFICATION

MODEL: B09024-LAP-MVB-M

PART NO: _____

VERSION: V1.02

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
Zeroplus Technology after
signing.

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362



目录

1 软件注册	3
2 人机界面	5
3 使用说明	6

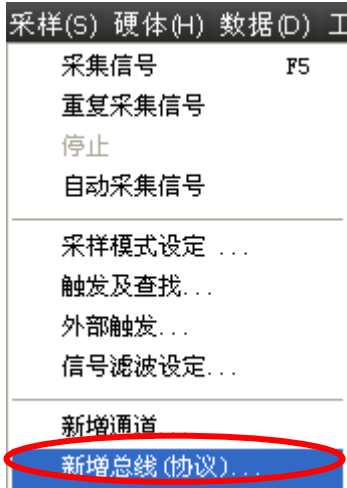
1 软件注册

软件注册请依照下列步骤进行注册。

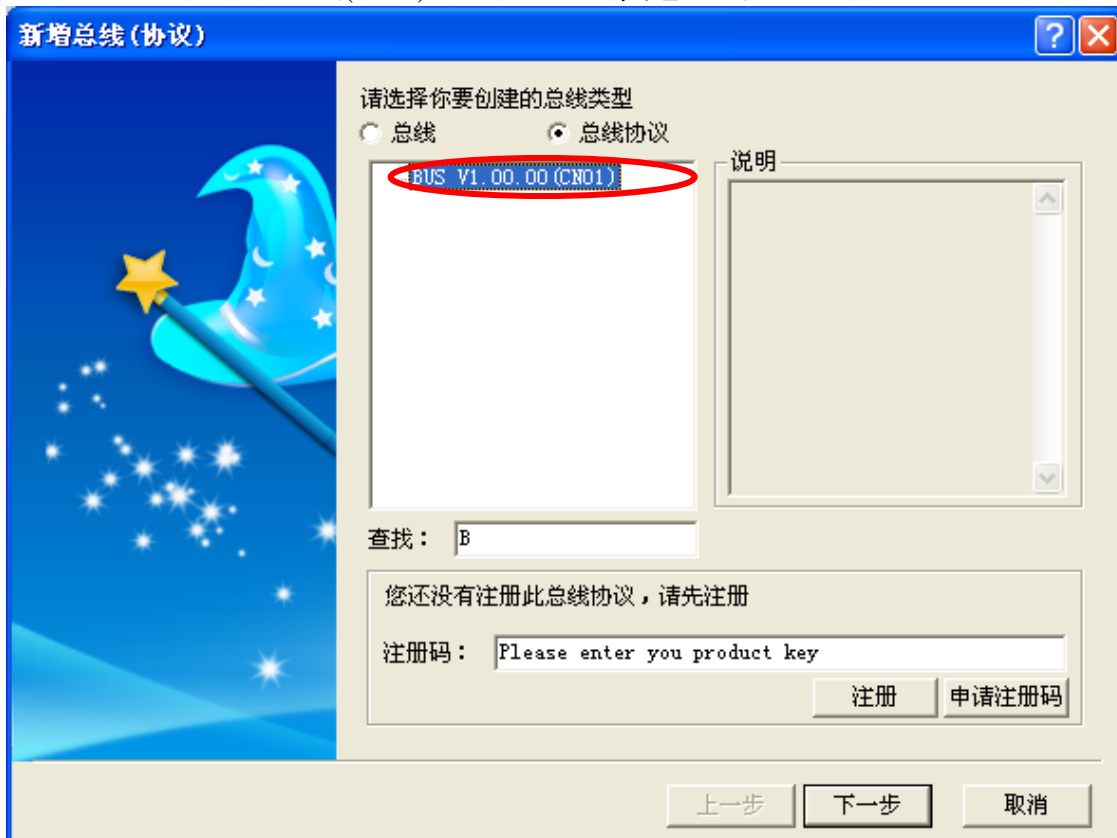
※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 **BUS** 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

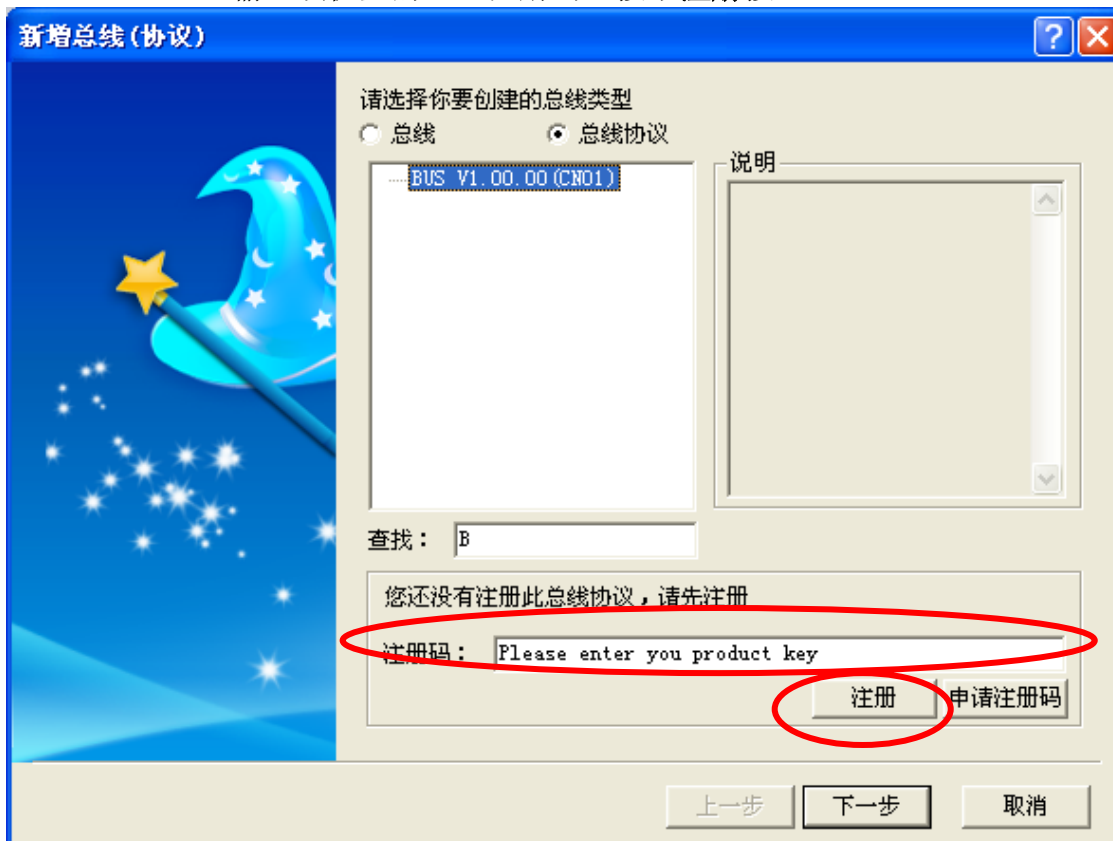
STEP 1. 打开逻辑分析仪软体，在采样->新增总线(协议)菜单，调出新增总线(协议)对话框。



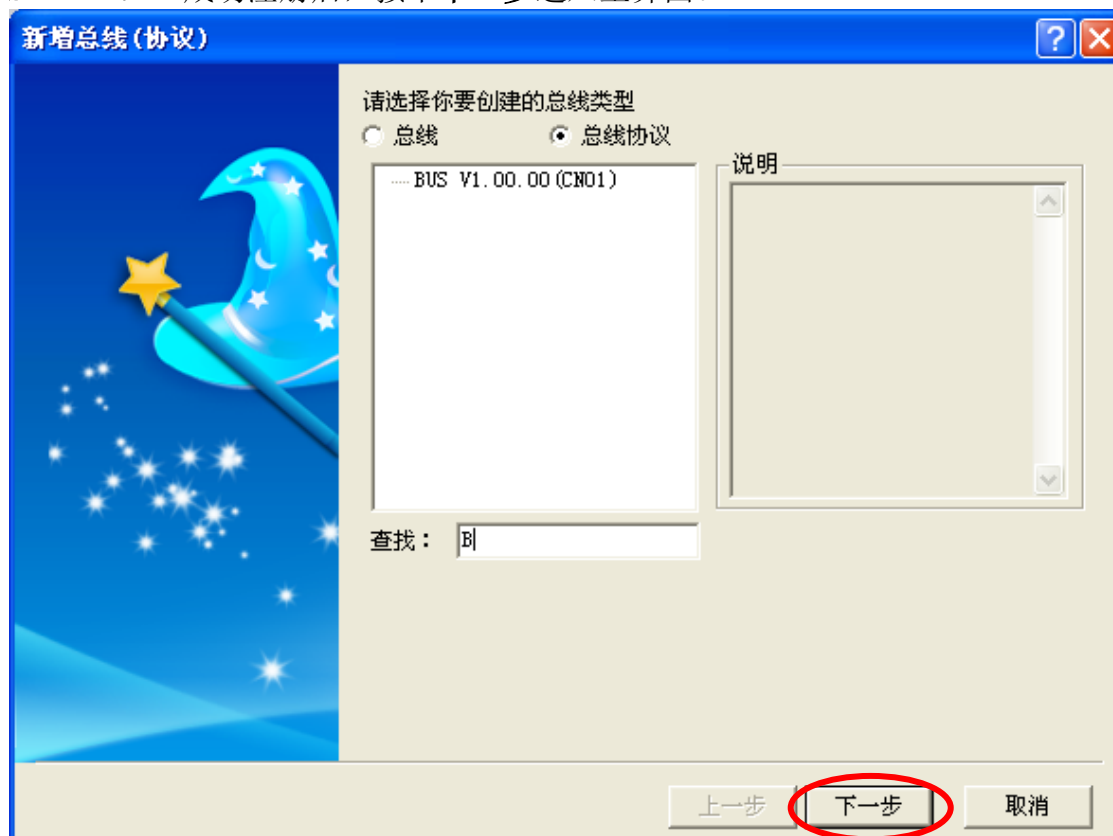
STEP 2. 在新增总线(协议)对话框，展开其它总线类，选择 BUS。



STEP 3. 输入该机型的 BUS 注册码，按下注册按钮。



STEP 4. 成功注册后，按下下一步进入主界面。





2 人机界面

在设定页，相关设定可参考下图界面。

通道设定：

MVB：数据信号线，只需一根信号线。

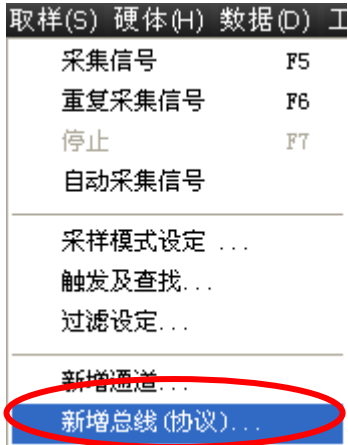
总线协议设定：

允许误差：一个位的时间宽度所允许的偏差值，默认 10%，MVB 的标准位宽度是 667ns，10% 偏差就是在 600-732ns 之间。另外可以选的数值是 5% 和 15%。

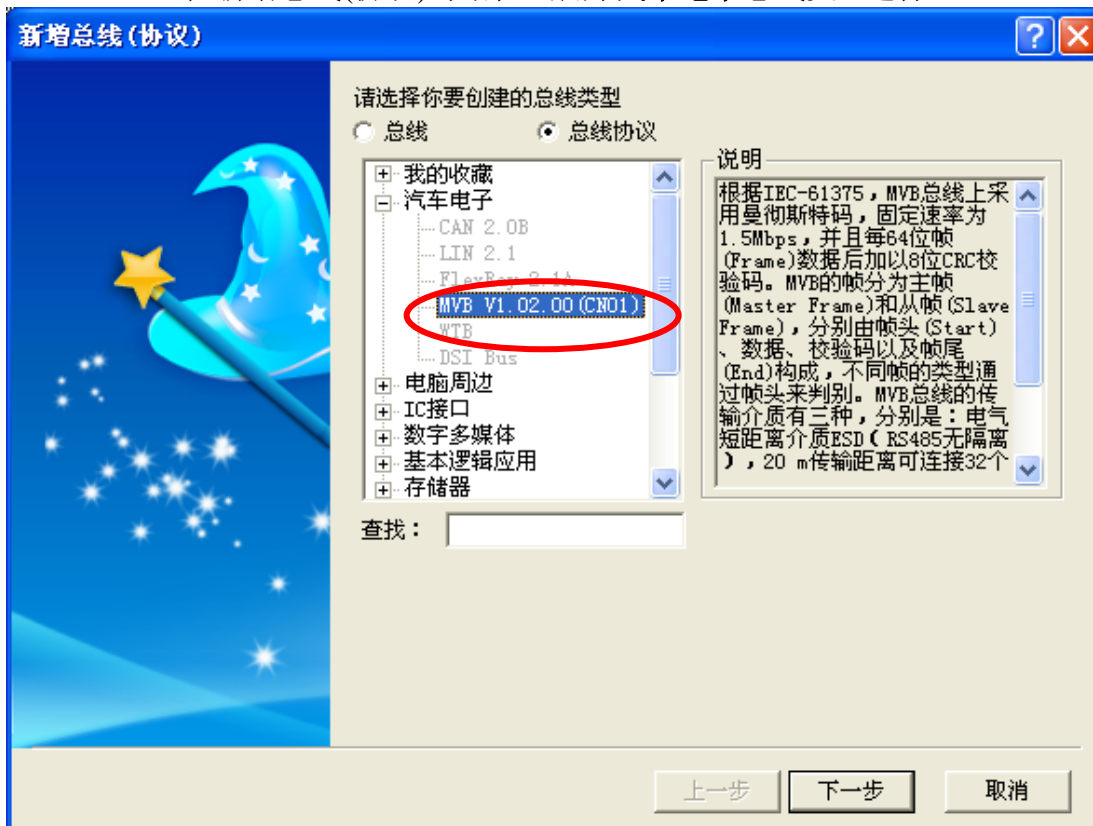
总线协议格式：使用者可自行设定各封包颜色。封包 F_Code, Address, Data, CRC/NCRC 使用者可自定义进制显示，当启用时，以模组进制显示设定为准，不启用时，以主程式设定数据格式为准。

3 使用说明

STEP 1. 在取样->新增总线(协议)菜单，调出新增总线(协议)对话框。



STEP 2. 在新增总线(协议)对话框，展开汽车电子总线类，选择 MVB V1.02.00 (CN01)，再按下一步。





STEP 3. 设定页中，进行通道设定。

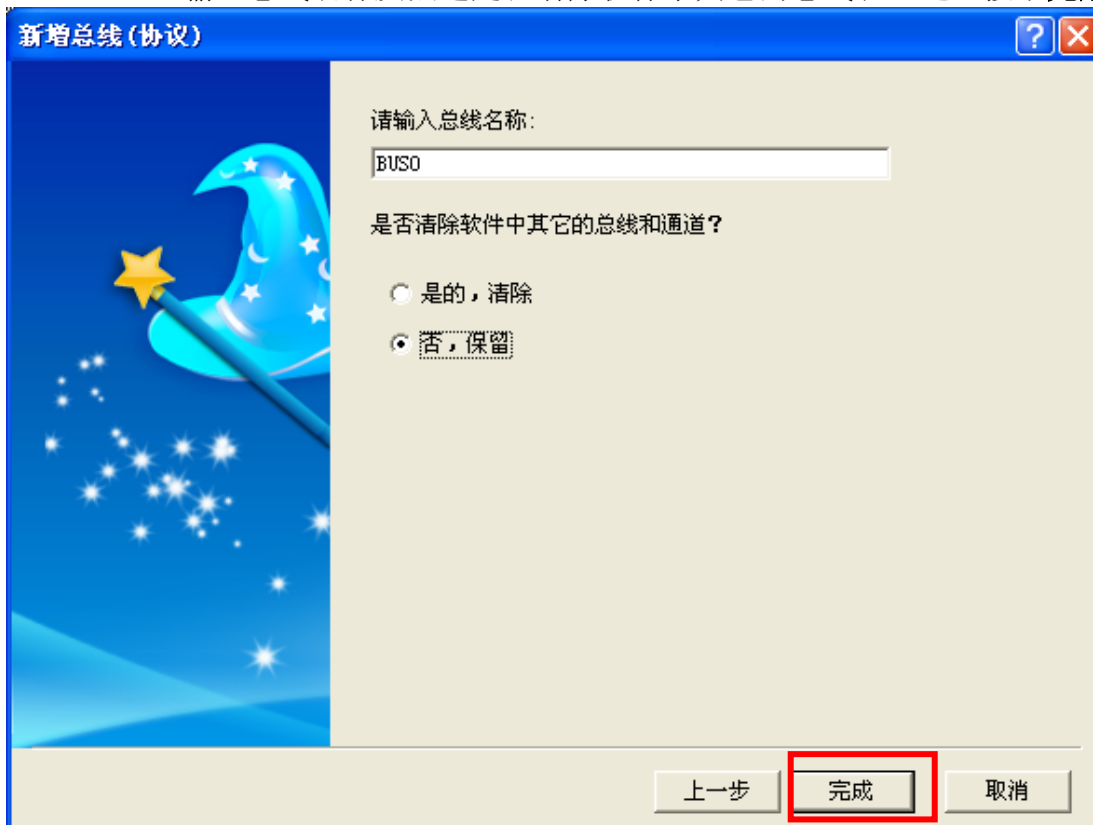
STEP 4. 允许误差可以根据需要选择，默认为 10%。



STEP 5. 总线协议格式设定。

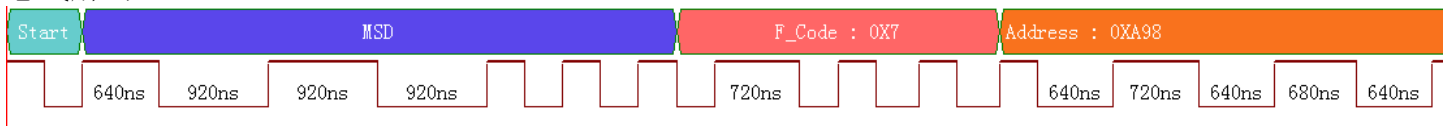
STEP 6. 按下下一步，完成所有设定。

STEP 7. 输入总线名称及点选是否清除软件中其它的总线和通道，按下**完成**按钮。



STEP 8. 总线协议分析模组译码完成图示，设定条件为上升沿，记忆深度为 128K，采样频率为 25MHz（采样频率最好是待测讯号的 10 倍以上）。

总线解码



封包列表

封包 #	名称	起始点	Start	MSD	F_Code	Address	CRC	End
1	Bus1(MVB)	0ms	Start	MSD	0X7	0XA98	0X82	End
2	Bus1(MVB)	0.02612ms	Start	SSD	Data	CRC	End	
3	Bus1(MVB)	0.05228ms	Start	MSD	F_Code	Address	CRC	End
4	Bus1(MVB)	0.0784ms	Start	SSD	Data	CRC	End	
5	Bus1(MVB)	0.11532ms	Start	MSD	F_Code	Address	NCRC	End
6	Bus1(MVB)	0.14148ms	Start	SSD	Data	NCRC	End	
7	Bus1(MVB)	0.19988ms	Start	MSD	F_Code	Address	NCRC	End
8	Bus1(MVB)	0.226ms	Start	SSD	Data	NCRC	End	